



PADRÃO DE RESPOSTA DA PROVA DIDÁTICA

ORIENTAÇÕES:

- Neste documento o examinador deverá descrever as questões e aspectos relevantes em cada critério de avaliação para obtenção da nota mínima para aprovação.

EXAMINADOR		INSTITUIÇÃO
Wellinsílvio Costa dos Santos		UFAL
PONTO SORTEADO		
Análise e Síntese de Circuitos Combinacionais e Sequenciais		
CRITÉRIOS DE AVALIAÇÃO		
1. Capacidade de planejamento e organização de aula	Planejar a aula de forma a respeitar os tempos estipulados em edital. Plano de aula completo com todos os campos exigidos. Slides claros e sem muito texto. Letras, figuras, gráficos, desenhos e imagens que possuam formato, tamanho, tipo e qualidade adequados.	
2. Capacidade de comunicação e de síntese do candidato	Linguagem culta. Evitar leitura dos slides na íntegra. Ser objetivo nas explicações. Ter interação com a turma. Usar os diferentes recursos disponíveis (quadro, vídeos, slides, materiais, equipamentos, etc.) Evitar manias que expressem ansiedade (movimentos com as mãos, pés, etc.)	
3. Conhecimento teórico	Evitar erros técnicos (conceitos). Atingir uma profundidade adequado do assunto abordado. Citação de referências importantes ao tema. Estrutura da Aula 1. Introdução - Importância da eletrônica digital na engenharia elétrica. - Diferença entre circuitos combinacionais e sequenciais. - Exemplos práticos (calculadoras, sistemas embarcados, controladores). 2. Fundamentos Álgebra Booleana: leis, teoremas e simplificação. - Representação de variáveis lógicas: 0 e 1. - Mapas de Karnaugh e simplificação de expressões. 3. Circuitos Combinacionais - Definição: saída depende apenas das entradas.	



- **Principais blocos combinacionais:**

- Portas lógicas (AND, OR, NOT, NAND, NOR, XOR, XNOR).
- Codificadores e Decodificadores.
- Multiplexadores (MUX) e Demultiplexadores (DEMUX).
- Comparadores.
- Somadores (meio somador e somador completo).

- **Análise:** tabela verdade, equações booleanas, simulação.

4. Circuitos Sequenciais

- Definição: saída depende de entradas **e estados anteriores** (memória).

- **Elementos básicos de memória:**

- Latches (SR, D).
- Flip-Flops (SR, D, JK, T).

- **Análise de circuitos sequenciais:**

- Tabelas de transição de estados.
- Diagramas de estados (máquinas de Moore e Mealy).
- Equações características dos Flip-Flops.

- **Síntese de circuitos sequenciais:**

- Definição do problema.
- Minimização de estados.
- Escolha do tipo de Flip-Flop.
- Derivação das equações de entrada e saída.



PADRÃO DE RESPOSTA DA PROVA DIDÁTICA

ORIENTAÇÕES:

- Neste documento o examinador deverá descrever as questões e aspectos relevantes em cada critério de avaliação para obtenção da nota mínima para aprovação.

EXAMINADOR		INSTITUIÇÃO
PEDRO HENRIQUE VENSKE DA ROCHA		CESMAC
PONTO SORTEADO		
Análise e Síntese de Circuitos Combinacionais e Sequenciais		
CRITÉRIOS DE AVALIAÇÃO		
1. Capacidade de planejamento e organização de aula	- Apresentação prévia do Plano de Aula contendo Tema Geral, Temas Específicos, Objetivos, Competências; - Explicação inicial do contexto no qual se encontra o tema da aula; - Apresentação dos objetivos da aula (o que se espera que do aluno ao final da aula); - Diversificação dos recursos utilizados na aula (slides, quadro, tecnológicos, explicação verbal); - Domínio do tempo disponível para a aula; - Estruturação em sequência lógica dos conteúdos.	
2. Capacidade de comunicação e de síntese do candidato	- Linguagem clara e acessível; - Organização da aula em introdução, desenvolvimento e conclusão.	
3. Conhecimento teórico	- Domínio do assunto; - Articulação entre teoria e prática; - Diversificação com exemplos práticos; - Resolução de exercícios em aula; - Proposição de lista de exercícios.	

ASSINATURAS:



Documento assinado digitalmente
PEDRO HENRIQUE VENSKE DA ROCHA
Data: 30/09/2025 20:24:26-0300
Verifique em <https://validar.iti.gov.br>

RIO LARGO/AL – AL, _01_ de outubro de 2025.

Examinador(a)



PADRÃO DE RESPOSTA DA PROVA DIDÁTICA

ORIENTAÇÕES:

- Neste documento o examinador deverá descrever as questões e aspectos relevantes em cada critério de avaliação para obtenção da nota mínima para aprovação.

EXAMINADOR		INSTITUIÇÃO
JOÃO PINTO CABRAL NETO		IFAL
PONTO SORTEADO		
Análise e Síntese de Circuitos Combinacionais e Sequenciais		
CRITÉRIOS DE AVALIAÇÃO		
1. Capacidade de planejamento e organização de aula	Estrutura da Aula: Apresenta objetivos claros e alinhados ao conteúdo; Conteúdo organizado em introdução, desenvolvimento e conclusão; Progressão lógica das ideias, sem saltos ou repetições desnecessárias. Planejamento Didático: Utiliza recursos didáticos adequados (slides, quadro, esquemas etc.); Previsão do tempo de cada parte da aula é equilibrada; Inclui momentos de interação, perguntas ou exercícios. Clareza e Coerência na Organização Geral: Aula tem início, meio e fim bem definidos e interligados; Conclusão retoma os objetivos e sintetiza os principais pontos.	
2. Capacidade de comunicação e de síntese do candidato	Clareza e Objetividade na Comunicação: Expressa ideias de forma clara e compreensível; Evita repetições desnecessárias ou excesso de informações; Utiliza vocabulário adequado ao público e ao contexto. Organização das Ideias: Apresenta as informações em ordem lógica; Consegue conectar os tópicos de forma coesa; Faz transições suaves entre partes da apresentação. Capacidade de Síntese: Destaca os pontos principais do conteúdo; Resume sem perder informações essenciais. Expressão Oral e Linguagem Corporal: Tom de voz audível, ritmo adequado e boa entonação.	
3. Conhecimento teórico	Conceito de Circuitos Combinacionais: Definiu que dependem apenas das entradas atuais; Citou exemplos (somadores, multiplexadores, comparadores etc.); Explicou brevemente como se faz a análise (tabela verdade, funções booleanas). Conceito de Circuitos Sequenciais: Definiu que dependem das entradas atuais e do histórico/estado; Citou exemplos (contadores, registradores, máquinas de estados); Explicou brevemente a análise (tabela de estados, diagramas de transição, flip-flops). Síntese de Circuitos: Descreveu o processo de síntese combinacional: tabela verdade → simplificação → portas lógicas; Descreveu o processo de síntese sequencial: definição de estados → codificação → escolha de flip-flops → equações lógicas. Comparação entre Combinacionais e Sequenciais: Apresentou pelo menos dois pontos comparativos claros (dependência de entradas, presença de memória, exemplos etc.); Explicou a importância da diferença para aplicações digitais; Citou relevância prática (automação, sistemas embarcados etc.).	

ASSINATURAS:



Documento assinado digitalmente
JOAO PINTO CABRAL NETO
Data: 01/10/2025 09:45:49-0300
Verifique em <https://validar.iti.gov.br>

RIO LARGO/AL – AL, 01 de Outubro de 2025.

Examinador(a)



C10

QUADRO DE NOTAS – PROVA DIDÁTICA

	NOME DO CANDIDATO	EXAM. 1	EXAM. 2	EXAM. 3	MÉDIA	PENALIDADE	MÉDIA FINAL	SITUAÇÃO
01	ALLAN DAVID DA COSTA SILVA	7,00	7,50	8,00	7,500	-	7,500	APROVADO
02	ANDRESSA MARTINS OLIVEIRA	-	-	-	-	-	-	-
03	BERNARDO CAIO NUNES DE OLIVEIRA LIMA	-	-	-	-	-	-	-
04	DANIEL ALMEIDA GODINHO	-	-	-	-	-	-	-
05	FELIPE CAIO NUNES DE OLIVEIRA LIMA	-	-	-	-	-	-	-
06	GILMARA LINHARES RAMOS DE ARAÚJO	-	-	-	-	-	-	-
07	ITAIARA FELIX CARVALHO	-	-	-	-	-	-	-
08	IVAN DA SILVA	-	-	-	-	-	-	-
09	THAMYRIS DA SILVA EVANGELISTA	10,00	9,20	8,50	9,233	1,00	8,233	APROVADO
10	WESLEY ALVES FARIAS	-	-	-	-	-	-	-
11		-	-	-	-	-	-	-
12		-	-	-	-	-	-	-
13		-	-	-	-	-	-	-
14		-	-	-	-	-	-	-
15		-	-	-	-	-	-	-
16		-	-	-	-	-	-	-
17		-	-	-	-	-	-	-
18		-	-	-	-	-	-	-
19		-	-	-	-	-	-	-
20		-	-	-	-	-	-	-
21		-	-	-	-	-	-	-
22		-	-	-	-	-	-	-
23		-	-	-	-	-	-	-
24		-	-	-	-	-	-	-
25		-	-	-	-	-	-	-
26		-	-	-	-	-	-	-
27		-	-	-	-	-	-	-
28		-	-	-	-	-	-	-
29		-	-	-	-	-	-	-
30		-	-	-	-	-	-	-
31		-	-	-	-	-	-	-
32		-	-	-	-	-	-	-
33		-	-	-	-	-	-	-
34		-	-	-	-	-	-	-
35		-	-	-	-	-	-	-
36		-	-	-	-	-	-	-
37		-	-	-	-	-	-	-
38		-	-	-	-	-	-	-
39		-	-	-	-	-	-	-
40		-	-	-	-	-	-	-
41		-	-	-	-	-	-	-
42		-	-	-	-	-	-	-
43		-	-	-	-	-	-	-
44		-	-	-	-	-	-	-
45		-	-	-	-	-	-	-
46		-	-	-	-	-	-	-
47		-	-	-	-	-	-	-
48		-	-	-	-	-	-	-
49		-	-	-	-	-	-	-
50		-	-	-	-	-	-	-
51		-	-	-	-	-	-	-
52		-	-	-	-	-	-	-
53		-	-	-	-	-	-	-
54		-	-	-	-	-	-	-
55		-	-	-	-	-	-	-
56		-	-	-	-	-	-	-
57		-	-	-	-	-	-	-
58		-	-	-	-	-	-	-
59		-	-	-	-	-	-	-
60		-	-	-	-	-	-	-
61		-	-	-	-	-	-	-

LOCAL DO SORTEIO DA ORDEM DE APRESENTAÇÃO DO PAA: Sala 1 - Prédio da pós-graduação - CECA DATA E HORA: 02/10/2025 às 15h20

LOCAL DA APRESENTAÇÃO DO PAA: Sala 1 - Prédio da pós-graduação - CECA DATA E HORA: 02/10/2025 às 15h35

Rio Largo, 01 de Outubro de 2025.

Documento assinado digitalmente

gov.br PEDRO HENRIQUE VENSKE DA ROCHA
Data: 01/10/2025 19:09:11-0300
Verifique em <https://validar.iti.gov.br>

Documento assinado digitalmente

gov.br WELLINSILVIO COSTA DOS SANTOS
Data: 01/10/2025 19:53:29-0300
Verifique em <https://validar.iti.gov.br>

Presidente:

Prof. Dr. Wellinsilvio Costa dos Santos

Documento assinado digitalmente

gov.br JOAO PINTO CABRAL NETO
Data: 01/10/2025 19:23:22-0300
Verifique em <https://validar.iti.gov.br>

Prof. Dr. João Pinto Cabral Neto

Supervisor:

Documento assinado digitalmente

gov.br TANIA MARIA GOMES VORONKOFF CARNAUBA
Data: 02/10/2025 02:19:47-0300
Verifique em <https://validar.iti.gov.br>



C10

QUADRO DE NOTAS – PROVA DIDÁTICA – RESERVA PARA PRETOS OU PARDOS

	NOME DO CANDIDATO	EXAM. 1	EXAM. 2	EXAM. 3	MÉDIA	PENALIDADE	MÉDIA FINAL	SITUAÇÃO
01	ITAIARA FELIX CARVALHO	-	-	-	-	-	-	-
02		-	-	-	-	-	-	-
03		-	-	-	-	-	-	-
04		-	-	-	-	-	-	-
05		-	-	-	-	-	-	-
06		-	-	-	-	-	-	-
07		-	-	-	-	-	-	-
08		-	-	-	-	-	-	-
09		-	-	-	-	-	-	-
10		-	-	-	-	-	-	-
11		-	-	-	-	-	-	-
12		-	-	-	-	-	-	-
13		-	-	-	-	-	-	-
14		-	-	-	-	-	-	-
15		-	-	-	-	-	-	-
16		-	-	-	-	-	-	-
17		-	-	-	-	-	-	-
18		-	-	-	-	-	-	-
19		-	-	-	-	-	-	-
20		-	-	-	-	-	-	-
21		-	-	-	-	-	-	-
22		-	-	-	-	-	-	-
23		-	-	-	-	-	-	-
24		-	-	-	-	-	-	-
25		-	-	-	-	-	-	-
26		-	-	-	-	-	-	-
27		-	-	-	-	-	-	-
28		-	-	-	-	-	-	-
29		-	-	-	-	-	-	-
30		-	-	-	-	-	-	-
31		-	-	-	-	-	-	-
32		-	-	-	-	-	-	-
33		-	-	-	-	-	-	-
34		-	-	-	-	-	-	-
35		-	-	-	-	-	-	-
36		-	-	-	-	-	-	-
37		-	-	-	-	-	-	-
38		-	-	-	-	-	-	-
39		-	-	-	-	-	-	-
40		-	-	-	-	-	-	-
41		-	-	-	-	-	-	-
42		-	-	-	-	-	-	-
43		-	-	-	-	-	-	-
44		-	-	-	-	-	-	-
45		-	-	-	-	-	-	-
46		-	-	-	-	-	-	-
47		-	-	-	-	-	-	-
48		-	-	-	-	-	-	-
49		-	-	-	-	-	-	-
50		-	-	-	-	-	-	-
51		-	-	-	-	-	-	-
52		-	-	-	-	-	-	-
53		-	-	-	-	-	-	-
54		-	-	-	-	-	-	-
55		-	-	-	-	-	-	-
56		-	-	-	-	-	-	-
57		-	-	-	-	-	-	-
58		-	-	-	-	-	-	-
59		-	-	-	-	-	-	-
60		-	-	-	-	-	-	-
61		-	-	-	-	-	-	-

LOCAL DO SORTEIO DA ORDEM DE APRESENTAÇÃO DO PAA: Sala 1 - Prédio da pós-graduação - CECA

DATA E HORA: 02/10/2025 às 15h20

LOCAL DA APRESENTAÇÃO DO PAA: Sala 1 - Prédio da pós-graduação - CECA

DATA E HORA: 02/10/2025 às 13h35

Rio Largo, 01 de Outubro de 2025.

Documento assinado digitalmente

gov.br

PEDRO HENRIQUE VENSKE DA ROCHA
Data: 01/10/2025 19:06:22-0300
Verifique em <https://validar.iti.gov.br>

Documento assinado digitalmente

gov.br

WELLINSILVIO COSTA DOS SANTOS
Data: 01/10/2025 19:53:29-0300
Verifique em <https://validar.iti.gov.br>

Presidente:

Prof. Dr. Wellinsilvio Costa dos Santos

Documento assinado digitalmente

gov.br

JOAO PINTO CABRAL NETO
Data: 01/10/2025 19:23:22-0300
Verifique em <https://validar.iti.gov.br>

Prof. Dr. João Pinto Cabral Neto

Examinador(a):

Documento assinado digitalmente

gov.br

TANIA MARIA GOMES VORONKOFF CARNAUBA
Data: 02/10/2025 02:19:47-0300
Verifique em <https://validar.iti.gov.br>

Supervisor:

Profa. Dra. Tania Maria Gomes Voronkoff Carnauba